

# FPGA-Design mit Verilog

Von Harald Flgel

ebooks | Download PDF | \*ePub | DOC | audiobook



[Download](#)

[Read Online](#)

Produktinformation -Verkaufsrang: #682315 in BcherVerffentlicht am: 2010-05-19Erscheinungsdatum: 2010-05-19Abmessungen: 9.45 x .53b x 6.69l, Einband: Taschenbuch232 Seiten | File size: 74.Mb

**Von Harald Flgel : FPGA-Design mit Verilog** before purchasing it in order to gage whether or not it would be worth my time, and all praised FPGA-Design mit Verilog:

KundenrezensionenHilfreichste Kundenrezensionen4 von 4 Kunden fanden die folgende Rezension hilfreich. Gelungene Einfhrung in Verilog fr Leser mit FPGA-VorkenntnissenVon Sebastian MarschingDas vorliegende Buch liefert eine recht gute Einfhrung in Verilog. Alle wichtigen Bestandteile der Sprache werden ausfhrlich beschrieben und bis auf einige Ausnahmen wird auch deutlich, auf welche Konstrukte man sich fr syntheseisierungsfhigen Code beschrnken muss.Dafr kommen jedoch leider die Grundlagen zum Thema FPGAs etwas kurz, so dass das Buch fr Lese ohne Erfahrung mit FPGAs nur sehr eingeschrnkt zu empfehlen ist. Das Buch Entwurf von digitalen Schaltungen

und Systemen mit HDLs und FPGAs: Einführung mit VHDL und SystemC bietet hier eine wesentlich umfassendere Einführung. Fazit: Wenn man bereits Vorkenntnisse in der Verwendung von FPGAs besitzt und nur eine gute Einführung in Verilog sucht, ist das vorliegende Buch durchaus zu empfehlen. Wenn man hingegen keine oder kaum Vorkenntnisse bezüglich FPGAs besitzt, ist es vermutlich besser zunächst ein anderes Buch zu lesen. 3 von 3 Kunden fanden die folgende Rezension hilfreich. Gut strukturiert, schneller Einstieg in Verilog Von Oliver Scheid Das Buch ist gut strukturiert, sehr verständlich geschrieben und gibt einem Leser, welcher Kenntnisse in Nachrichtentechnik/Digitaltechnik und Grundkenntnisse hinsichtlich FPGA mitbringt, einen schnellen Einstieg in die Verilog Programmierung. Das Buch ist kein umfassendes Verilog-Kompendium, was es auch nicht sein will und muss. Einige Beispiele am Ende des Buches beziehen sich speziell auf ALTERA FPGAs, bzw. die Quartus II Entwicklungsumgebung. Als schneller Einstieg in Verilog mit verständlichen Beispielen und Hinweisen auf Fallen und Probleme - ein gelungenes Buch. Lediglich das Sachregister könnte gerne etwas umfangreicher ausfallen.

**Kurzbeschreibung** Ein Großteil elektronischer Steuerung wird heutzutage mit FPGAs (Field Programmable Gate Arrays) realisiert. Der Entwurf dieser Bausteine findet dabei mit Hardwarebeschreibungssprachen statt. Verilog ist eine sehr verbreitete und für Einsteiger gut geeignete Beschreibungssprache. In diesem Buch geht es darum, in die Methode der FPGA-Entwicklung mit der Sprache Verilog einzuführen und Neulingen den Einstieg so leicht wie möglich zu machen. Dazu werden die grundlegenden Konzepte der Sprache Verilog erläutert und danach in einer Reihe praxisnaher Beispiele die Designmethoden der FPGA-Programmierung vorgestellt. über den Autor und weitere Mitwirkende Dipl.-Ing. (FH) Harald Flgel studierte Nachrichtentechnik an der Fachhochschule Karlsruhe. Danach arbeitete er über 20 Jahre mit unterschiedlichen Zuständigkeiten in der Entwicklung eingebetteter Systeme mit dem Schwerpunkt auf FPGA-Design. Derzeit arbeitet er bei der Firma Arrow, einem Distributor für elektronische Bauteile. Dort ist er als Technical Marketing Manager für programmierbare Logik zuständig.